

## EDITAL DE PROCESSO SELETIVO SIMPLIFICADO Nº 01/2009

O Centro Nacional de Tecnologia Eletrônica Avançada S.A. - CEITEC através da Comissão de Processo Seletivo Simplificado, nomeada pela Portaria nº 08, de 15 de julho de 2009, torna público que se acha aberto o **Processo Seletivo Simplificado de Pessoal** para a implantação da CEITEC S.A., conforme caput do art. 3º, no art. 6º, no inciso II do caput do art. 7º e nos arts. 9º e 12 da Lei nº 8.745, de 9 de dezembro de 1993, regulamentada pelo Decreto nº 4.748, de 16 de junho de 2003, observando também o que dispõe a Lei nº 9.849, de 26 de outubro de 1999.

### 1. DAS VAGAS

O candidato concorrerá a uma das sessenta e quatro (64) vagas para o cargo de analista de produção e gestão para realização das atribuições especificadas no Anexo I. A contratação dar-se-á pelo regime jurídico da Lei 8.745/93, destinada às contratações temporárias, por tempo determinado de vinte e quatro (24) meses para uma carga horária de 40h/semanais e em regime de dedicação exclusiva, como previsto na Lei nº 11.759, de 31 de julho de 2008 de criação da empresa CEITEC S.A.

As vagas são para o **Gerente e Analista de Produção e Gestão** com as seguintes funções:

CÓD	CARGO	REQUISITOS MÍNIMOS	VAGAS	NÍVEL
GER01	<b>Gerente de Projetos Analógicos</b>	Graduação em Engenharia ou Computação e inglês fluente. Experiência em projeto ou simulação e verificação técnica de projetos de semicondutores analógicos. Experiência em projeto e em gestão e coordenação técnica de equipes na área de projetos analógicos e mistos. Experiência na execução de pelo menos quatro projetos de chip analógico.	1	–
ENG01	<b>Projetista digital - Codificação</b>	Graduação em Engenharia ou Computação e inglês intermediário. Experiência em projeto ou simulação e verificação de semicondutores digitais. Conhecimento de pelo menos uma linguagem de descrição de hardware.	12	I
ENG02	<b>Projetista digital – Verificação</b>	Graduação em Engenharia ou Computação e inglês intermediário. Experiência em projeto ou simulação e verificação de semicondutores digitais. Conhecimento de pelo menos uma linguagem de descrição de hardware.	14	I
ENG03	<b>Projetista digital – Verificação</b>	Graduação em Engenharia ou Computação e inglês fluente. Experiência em projeto ou simulação e verificação de chip de média complexidade (mais que 200 mil portas lógicas) e em especificação de arquiteturas de circuitos integrados. Experiência em ferramentas de descrição de hardwares comerciais.	1	II

ENG04	<b>Projetista digital - Codificação</b>	Graduação em Engenharia ou Computação e inglês fluente. Experiência em projeto ou simulação e verificação de semicondutores digitais e em projeto de chip completo de mais de um milhão de portas lógicas ou pelo menos quatro projetos de complexidade média. Experiência em especificação de arquiteturas de circuitos integrados e em gestão técnica de projeto.	1	III
ENG05	<b>Projetista digital – Teste</b>	Graduação em Engenharia ou Computação e inglês intermediário. Experiência em projeto ou simulação e verificação de semicondutores digitais. Conhecimento de pelo menos uma linguagem de descrição de hardware.	1	I
ENG06	<b>Projetista digital – Projeto Físico</b>	Graduação em Engenharia ou Computação e inglês intermediário. Experiência em projeto ou simulação e verificação de semicondutores digitais. Conhecimento de pelo menos uma linguagem de descrição de hardware.	1	I
ENG07	<b>Projetista analógico</b>	Graduação em Engenharia ou Computação e inglês intermediário. Experiência em projeto ou simulação e verificação de projetos de semicondutores analógicos e em ferramentas comerciais de projeto de circuitos analógicos.	14	I
ENG08	<b>Projetista analógico</b>	Graduação em Engenharia ou Computação e inglês fluente. Experiência em projeto ou simulação e verificação de projetos de semicondutores analógicos. Experiência em modelagem e em circuitos mistos analógicos e digitais.	2	II
ENG09	<b>Projetista analógico</b>	Graduação em Engenharia ou Computação e inglês fluente. Experiência em projeto ou simulação e verificação de projetos de semicondutores analógicos. Experiência em modelagem e em circuitos mistos analógicos e digitais. Experiência em gestão técnica de projetos.	1	III
ENG10	<b>Projetista de radiofrequência</b>	Graduação em Engenharia ou Computação e inglês intermediário. Experiência em projeto ou simulação e verificação de projetos de radiofrequência em CMOS e em ferramentas comerciais de projeto de circuitos de RF (Radiofrequência).	7	I
ENG11	<b>Analista de processo de fabricação</b>	Graduação em Engenharia, Física ou Química e inglês intermediário. Experiência em engenharia de processo de semicondutores e em rotina de sala limpa. Conhecimento das etapas de fabricação de semicondutores.	2	I
ENG12	<b>Analista de processo de fabricação</b>	Graduação em Engenharia, Física ou Química e inglês fluente. Experiência em engenharia de processo de semicondutores e em rotina de sala limpa. Experiência em equipamentos de produção de circuitos integrados. Conhecimento das etapas de fabricação de semicondutores	3	II
ENG13	<b>Analista de manutenção de equipamentos de semicondutores</b>	Graduação em Engenharia ou formação superior em produção e inglês intermediário. Experiência em manutenção preventiva e preditiva nos equipamentos e de instalações prediais de uma fábrica de circuitos integrados e em rotina de sala limpa. Conhecimento das etapas de fabricação de semicondutores.	2	I
ENG 14	<b>Analista de manutenção de equipamentos de semicondutores</b>	Graduação em Engenharia ou formação superior em produção e inglês fluente. Experiência em manutenção preventiva e preditiva nos equipamentos e de instalações de uma fábrica de circuitos integrados e em rotina de sala limpa. Conhecimento das etapas de fabricação de semicondutores. Experiência profissional em controle e redução de	1	II

		custos de operação. Experiência Profissional com automação, CLPs e inversores de frequência, sensores e atuadores.		
ENG 15	<b>Engenheiro de aplicação de microeletrônica - RFID</b>	Graduação em Engenharia e inglês fluente. Experiência em projeto de placa de circuito impresso. Experiência em Engenharia de produtos baseados em semicondutores.	1	I

## 2. DAS DISPOSIÇÕES GERAIS

- 2.1. O Anexo I deste edital descreve as funções de cada cargo, bem como suas atribuições e remuneração.
- 2.2. A CEITEC S.A. reserva-se o direito de admitir o número total ou parcial dos candidatos aprovados em relação às vagas quantificadas na seção 1 deste Edital.
- 2.3. O local de trabalho será a sede da CEITEC S.A. situada à Estrada João de Oliveira Remião, 777, Bairro Lomba do Pinheiro em Porto Alegre, RS.
- 2.4. Além da remuneração a vaga oferece os seguintes benefícios: vale-transporte, 50% (cinquenta por cento) do seguro-saúde para o funcionário e seus dependentes, refeição no local, e auxílio-creche, quando for o caso.
- 2.5. Os casos não previstos neste edital e relacionados ao processo seletivo serão resolvidos pela diretoria da CEITEC S.A.
- 2.6. Este processo terá validade de doze (12) meses, visto que a CEITEC S.A. tem um quadro grande a preencher para a sua implantação e a abertura de processo seletivo garante os princípios da igualdade, impessoalidade e moralidade, permitindo que o certame abranja mais candidatos a cada rodada.
- 2.7. Em cumprimento ao disposto no inciso VIII do artigo 37 da Constituição da República Federativa do Brasil, na Lei nº 7.853, de 24 de outubro de 1989, e no Decreto nº 3.298, de 20 de dezembro 1999, alterado pelo Decreto nº 5.296, de 2 de dezembro de 2004, ficam reservados 5% (cinco por cento) do total das vagas deste Edital aos candidatos portadores de necessidades especiais.
- 2.8. Somente serão consideradas como pessoas portadoras de deficiência aquelas que se enquadram nas categorias discriminadas no artigo 4º do Decreto nº 3.298, de 20 de dezembro de 1999, alterado pelo Decreto nº 5.296, de 2 de dezembro de 2004.
- 2.9. As vagas reservadas a portadores de necessidades especiais, discriminadas no subitem 2.1 deste Edital, que não forem providas por falta de candidatos, por reprovação no Processo Seletivo Simplificado, por contra-indicação na perícia médica ou por outro motivo, serão preenchidas pelos demais candidatos aprovados, observada a ordem geral de classificação.
- 2.10. Quaisquer dúvidas sobre o processo seletivo deverão ser encaminhadas para o e-mail [processo.seletivo@ceitec-sa.com](mailto:processo.seletivo@ceitec-sa.com).

### 3. DA INSCRIÇÃO

- 3.1. As inscrições serão realizadas de 30 de julho a 09 de agosto de 2009, na página web oficial da empresa CEITEC S.A. [www.ceitec-sa.com](http://www.ceitec-sa.com) com o preenchimento do Formulário de Inscrição na seção Processo Seletivo.
- 3.2. Não será cobrada taxa de inscrição para a participação no processo seletivo;
- 3.3. Poderão participar do processo seletivo pessoas que preencham os seguintes requisitos:
  - a) Comprovação de formação profissional, na forma estabelecida neste Edital;
  - b) Estar em dia com as obrigações eleitorais;
  - c) Estar em dia com as obrigações do Serviço Militar, para os candidatos do sexo masculino;
  - d) Ter idade mínima de 18 (dezoito) anos completos na data de contratação;
  - e) Ter aptidão física e mental para o exercício das atividades, devidamente comprovada por meio de exames a serem definidos pelo respectivo Órgão/Entidade contratante;
  - f) Não ter sido contratado nos últimos vinte e quatro meses nos termos da Lei nº 8.745/93 e alterações;
  - g) Não participar de gerência ou administração de empresa privada, sociedade civil, salvo a participação nos conselhos de administração e fiscal de empresas ou entidades em que a União detenha, direta ou indiretamente, participação do capital social, nem exercer o comércio, exceto na qualidade de acionista, cotista ou comanditário, nos termos do inciso X, do art. 117, da Lei nº 8.112/90;
  - h) Cumprir as determinações deste edital.
- 3.4. O processo consiste em duas fases, uma classificatória e outra qualificatória. A comprovação dos dados inseridos no formulário será feita apenas no momento da homologação das vagas pelos candidatos selecionados.
- 3.5. A **impossibilidade de comprovação dos dados do currículo** implica na perda da vaga (veja mais detalhes na seção 5. Dos Critérios de Avaliação);
- 3.6. Após a data e horário fixado como término do prazo para recebimento de inscrição, ou seja, 09 de agosto de 2009 às 23h59 não mais serão admitidas quaisquer outras inscrições, sob qualquer condição ou pretexto.
- 3.7. Não haverá inscrição condicional nem por correspondência.
- 3.8. Como a análise curricular é a base para a classificação do candidato e define a homologação para a segunda etapa, preencha com cuidado, listando as experiências e conhecimentos **de acordo com a lista de critérios requeridos no edital** para o cargo ao qual está se candidatando;

- 3.9. É permitido a um candidato cadastrar-se no site para até duas (2) vagas, sendo uma a vaga principal e a outra a segunda opção.
- 3.10. Efetuada a inscrição, não serão aceitos pedidos de alteração nos dados do candidato inscrito. Para a vaga principal o formulário pode ser alterado online até o fechamento das inscrições.
- 3.11. Nenhum candidato poderá ser homologado para duas vagas, no caso da pontuação ser maior na lista de ambas, a inscrição será somente homologada para a primeira opção e o candidato estará excluído da lista da segunda opção.
- 3.12. O candidato só será levado em consideração para homologação na segunda opção caso não tenha atingido o número de pontos suficientes para ser homologado na vaga principal.

#### **4. DO PROCESSO SELETIVO**

- 4.1. O Processo Seletivo Simplificado visa à seleção de profissionais de nível superior, observado o quantitativo de contratações estabelecido neste edital.
- 4.2. O processo será conduzido pela Comissão de Processo Seletivo nomeada pela diretoria da CEITEC S.A., a qual se constitui de uma banca composta por dois avaliadores técnicos e um membro com experiência em recursos humanos.
- 4.3. Para cada área específica uma banca de avaliadores ad hoc pode ser convidada a participar das entrevistas.
- 4.4. O processo será constituído de duas etapas:

##### **Primeira Etapa (ELIMINATÓRIA):**

- a) **Análise Curricular/Prova de Títulos** – Análise de Currículo/Prova de Títulos consiste na análise da experiência profissional e dos cursos de formação do candidato de caráter eliminatório para os requisitos mínimos e qualificatório de acordo com os critérios do Anexo II. O número máximo de pontos que pode ser obtido é o total listado na tabela do Anexo II para o cargo. O número de candidatos classificados nessa etapa será aquele definido nos itens 5.3 e 5.4 deste Edital.

##### **Segunda Etapa: (CLASSIFICATÓRIA)**

- a) **Análise Curricular/Prova de Títulos** - A Análise Curricular/Prova de Títulos consiste na análise da experiência profissional e dos cursos de formação do candidato valendo 30 % da nota final, ou seja, 30 pontos.
- b) **Entrevista Técnica** – Objetiva sobre conhecimentos necessários para o exercício do cargo a partir dos critérios definidos no Anexo II e valendo 50% da nota final, ou seja, no máximo, 50 pontos. Esta etapa conterá questões técnicas.
- c) **Entrevista para Avaliação de Habilidades** - Entrevista para avaliação das habilidades requeridas de caráter classificatório e realizada por profissional qualificado, conforme listado por cargo

no anexo III e valendo 20% da nota, ou seja, no máximo, 20 pontos;

- 4.5. Será excluído do processo seletivo, por ato da diretoria da CEITEC S.A o candidato que:
- a) fizer, em qualquer documento ou durante a entrevista, declaração falsa;
  - b) agir com incorreção ou descortesia, para com qualquer membro da Comissão encarregada do processo seletivo;
  - c) for responsável por falsa identificação pessoal;
  - d) utilizar ou tentar utilizar meios fraudulentos para obter aprovação própria ou de terceiros, em qualquer etapa do processo seletivo;
- 4.6. O candidato que for convocado para a segunda etapa deverá comparecer ao local designado para as Entrevistas, com 15 minutos de antecedência, munido de documento de identificação com foto;
- 4.7. Será excluído do processo seletivo o candidato que não comparecer na Entrevista Seletiva, além das demais hipóteses previstas neste Edital:
- 4.7.1. Apresentar-se após o horário estabelecido na convocação para a entrevista seletiva, não se admitindo qualquer tolerância;
  - 4.7.2. Desistir no decorrer da seleção;
  - 4.7.3. Não apresentar um documento que o identifique;
  - 4.7.4. Perturbar, de qualquer modo, a ordem dos trabalhos.

## 5. DOS CRITÉRIOS DE AVALIAÇÃO E CLASSIFICAÇÃO

### Primeira Etapa:

- 5.1. Para a Análise Curricular/Prova de Títulos serão utilizados os critérios citados no anexo II por cargo específico;
- 5.1.1. Como comprovante de experiência profissional serão considerados:
- 5.1.1.1. Tempo de serviço com vínculo empregatício em empresas privadas ou em órgãos públicos, registro na Carteira de Trabalho e Previdência Social no exercício do cargo e/ou declarações oficiais fornecidas pelos órgãos públicos ou empresa, contendo o cargo ocupado e o período em que esteve vinculado à instituição;
  - 5.1.1.2. Bolsas do CNPq desde que com o objetivo específico de desenvolvimento tecnológico e sob supervisão de uma empresa. **Bolsas de formação como mestrado e doutorado e bolsas de iniciação científica na universidade não serão considerados.**
  - 5.1.1.3. Tempo de serviço como profissional liberal autônomo: certidões ou atestados de órgãos públicos ou de empresas privadas. Também serão aceitos comprovantes de recolhimento junto ao INSS como autônomos, acompanhados de alvará e identidade profissional (registro de classe).
- 5.1.2. Como comprovante de conhecimento serão considerados:

- 5.1.2.1. Comprovante de participação em curso ou disciplina em pós-graduação sobre a matéria requerida (acima de 12h);
- 5.1.2.2. Não será aceito comprovante de disciplina cursada na graduação, visto que a graduação já é considerada condição mínima para o exercício da vaga e desta forma, requisito obrigatório a todos os candidatos;
- 5.1.2.3. Não será possível o acúmulo de pontos, sendo assim, ou se computa os pontos das disciplinas como conhecimento ou os pontos do mestrado ou doutorado em questão. A escolha de onde pontuar fica a critério do candidato;
- 5.1.3. Como comprovante de proficiência em inglês será considerado um atestado ou diploma de escola regular e sabidamente destinada ao ensino de inglês, desde que devidamente identificado o grau de fluência do candidato, ou seja, básico, intermediário ou fluente ou classificação equivalente.
- 5.2. Candidatos com pontuação menor que 30% (trinta por cento) do total dos pontos previstos na primeira etapa (vide Anexo II) ou com pontuação menor que 50% (cinquenta por cento) do total de pontos previstos na segunda etapa estão automaticamente desqualificados.
- 5.3. Dentre os candidatos com pontuação superior a 30% (trinta por cento) do total de pontos para o cargo para a qual se candidatou (vide Anexo II), serão homologados candidatos classificados em número igual ao dobro de vagas oferecidas;
- 5.4. Para as funções onde há apenas uma vaga, a Comissão reserva-se o direito de homologar um número maior de candidatos;

**Segunda Etapa:**

- 5.5. A nota final da segunda etapa será constituída de 100 pontos finais, sendo 30% (trinta por cento) dos pontos resultantes da Análise Curricular sendo 100% (cem por cento) considerado o valor total listado no Anexo II, 50% (cinquenta por cento) do resultado da entrevista técnica e 20% (vinte por cento) da Análise de Habilidades, sendo 100% (cem por cento) considerado o valor total listado no Anexo III.
- 5.6. Durante a entrevista técnica, com duração de no máximo trinta (30) minutos serão realizadas perguntas relacionadas com os conhecimentos nos itens listados no Anexo II para o cargo.
- 5.7. Durante a entrevista técnica serão feitas questões em inglês para validar o nível de compreensão do candidato, mas isto não exige a exigência da comprovação formal do inglês. Caso a avaliação da banca difira significativamente do nível apresentado pelo candidato, o impasse será resolvido por comissão especializada.
- 5.8. Durante a entrevista para identificação de habilidades serão elaboradas perguntas utilizando-se técnicas de recursos humanos e Psicológicas relativas à identificação das habilidades necessárias ao cargo e listadas no Anexo III. Note que para os mesmos critérios, serão utilizadas as mesmas técnicas para todos os candidatos.
- 5.9. Ocorrendo empate quanto ao número de pontos ponderados obtidos, o desempate beneficiará o candidato com idade igual ou superior a 60

(sessenta) anos, na forma do disposto no parágrafo único do art. 27 da Lei nº 10.741, de 01 de outubro de 2003 (Estatuto do Idoso).

- 5.10. Persistindo o empate, o desempate beneficiará o candidato que obtiver maior número de pontos, sucessivamente, na entrevista técnica e na análise curricular.
- 5.11. Persistindo, ainda, o empate, o desempate beneficiará o candidato de maior idade.
- 5.12. Em hipótese alguma haverá classificação de candidatos eliminados do processo seletivo simplificado.

## 6. DO RESULTADO

- 6.1. Todos os candidatos homologados serão informados por e-mail da homologação para a segunda etapa. Os candidatos homologados serão convocados a comparecer para a segunda etapa.
- 6.2. Quando da convocação os candidatos serão instruídos a enviar por correio comprovação de todos os dados colocados no formulário on-line. **Note que a impossibilidade de comprovação documental exclui o candidato do processo seletivo.** A comprovação é feita com documentos conforme definido no item 5.1 onde se relaciona o tipo de comprovante aceito.
- 6.3. Os candidatos não homologados não serão informados e devem, neste caso, confirmar a sua não classificação verificando que o seu nome não consta na lista divulgada pela CEITEC S.A.
- 6.4. A lista só conterá o nome dos candidatos homologados. Candidatos não presentes na lista não foram homologados para a segunda etapa;
- 6.5. No prazo máximo de trinta (30) dias, após o término das inscrições, será divulgada a lista dos candidatos selecionados para cada vaga. A lista será publicada na página web da CEITEC S.A. e conterá o nome do candidato, seu documento identificador, e o cargo para o qual sua inscrição foi homologada.

## 7. DA CONTRATAÇÃO

- 7.1. Os candidatos classificados dentro do número de vagas, obedecida à estrita ordem de classificação, serão convocados para contratação por correspondência direta, obrigando-se a declarar, por escrito, seu aceite ou sua recusa para o cargo.
- 7.2. O não pronunciamento do candidato, em um prazo de 05 (cinco) dias úteis, após o recebimento da correspondência, permitirá ao CEITEC S.A. excluí-lo do processo seletivo.
- 7.3. A data de admissão no cargo é o dia primeiro (01) de setembro de 2009, podendo ser feita requisição de excepcionalidade em caso de impossibilidade, o que será julgado e aceito ou não pela diretoria da CEITEC S.A. No caso de não aceitação e do não comparecimento no dia da posse, o candidato será desqualificado.

## 8. DOS RECURSOS

- 8.1. Caberá recurso contra erros ou omissões na atribuição dos pontos ou na classificação dentro de 05 (cinco) dias úteis a contar da divulgação dos resultados, tanto para a primeira quanto para a segunda etapa.
- 8.2. O recurso deve ser dirigido à Comissão de Avaliação do Processo Seletivo e terá que ser protocolado na CEITEC S.A., situada à Estrada João de Oliveira Remião, 777, Bairro Lomba do Pinheiro, 91550-000 – Porto Alegre-RS, por carta registrada, sendo que a data da postagem deve estar dentro do prazo citado acima;
- 8.3. Para agilizar o processo, o candidato pode enviar o pedido de recurso também pelo email [processo.seletivo@ceitec-sa.com](mailto:processo.seletivo@ceitec-sa.com). Isto NÃO isenta a obrigatoriedade do envio do pedido de recurso por carta registrada, sem o qual o pedido NÃO será julgado.
- 8.4. Será rejeitado liminarmente, o recurso que:
  - 8.4.1. For protocolado fora do prazo;
  - 8.4.2. Não estiver devidamente fundamentado;
  - 8.4.3. Não contiver assinatura do recorrente e sua correta identificação.
- 8.5. Não caberá qualquer recurso após prazo;
- 8.6. O resultado do recurso será publicado até 10 dias após o seu recebimento.
- 8.7. Em nenhuma hipótese será aceito pedido de revisão de recurso, tampouco recurso de recurso.

## ANEXO I – DESCRIÇÃO DAS VAGAS

CARGO	NÍVEL	Atribuições	PADRÃO SALARIAL (R\$)
<b>Gerente de Projetos Analógicos</b>	-	Responsável técnico pelo projeto e por todas as atividades de coordenação de tarefas, como custo e cronograma. Responsável pelo gerenciamento de grupo de projetistas analógicos de níveis I, II e III. Responsável por contatos nacionais e internacionais com clientes e fornecedores e por todas as tarefas que envolvam o projeto o qual lidera.	17.000,00
<b>Projetista digital – Codificação</b>	I	Especificação, desenvolvimento e modelagem de blocos digitais de baixa complexidade, bem como realização de pré-síntese lógica.	5.400,00
<b>Projetista digital – Verificação</b>	I	Auxiliar na especificação de casos de teste, codificar <i>testbenches</i> , e verificar um ou mais blocos digitais em projetos da CEITEC S.A., avaliando a cobertura da verificação.	5.400,00
<b>Projetista digital – Verificação</b>	II	Definir plano de testes para um projeto em conjunto com os projetistas de nível III e auxiliar os projetistas de nível I na execução de seu trabalho.	7.150,00
<b>Projetista digital – Codificação</b>	III	Ser responsável pelo desenvolvimento de arquiteturas e algoritmos, entendendo a aplicação e fazendo interface com o marketing e outras áreas para questões técnicas. Responsável técnico para auxiliar o gerente de projetos digitais nas tarefas de cunho técnico e co-responsável com o gerente por todas as documentações técnicas (especificação, arquitetura, e outros documentos) bem como na supervisão de projetistas níveis I e II.	10.170,00
<b>Projetista digital - Teste</b>	I	Responsável pelo projeto e simulação das estruturas de teste dos circuitos integrados digitais, tais como <i>scan chain</i> , JTAG, BIST. Responsável por acompanhar os testes de produção na fábrica.	5.400,00
<b>Projetista digital - Projeto Físico</b>	I	Responsável pela Síntese Física e a verificação do layout do chip ( <i>LVS Layout versus schematic</i> e <i>DRC Design Rule Check</i> ), bem como análise de potência e área do chip.	5.400,00
<b>Projetista Analógico</b>	I	Especificar blocos analógicos de baixa complexidade e modelá-los. Escrita de <i>scripts</i> , analisando parâmetros mais complexos e definindo testes.	5.600,00
<b>Projetista Analógico</b>	II	Especificar blocos analógicos de média complexidade e modelá-los. Escrita de <i>scripts</i> , analisando parâmetros mais complexos e definindo testes. Verificar que o	7.750,00

		bloco atenda às especificações e projetá-los de forma a conseguir bom rendimento na produção e baixo consumo de energia.	
<b>Projetista Analógico</b>	III	Ser responsável pelo desenvolvimento de arquiteturas e algoritmos, entendendo a aplicação e fazendo interface com o marketing e outras áreas para questões técnicas. Responsável técnico para auxiliar o gerente de projetos analógicos nas tarefas de cunho técnico e co-responsável com o gerente por toda documentação técnica (especificação, arquitetura, e outros documentos) bem como na supervisão de projetistas níveis I e II.	10.745,00
<b>Projetista de radiofrequência</b>	I	Especificar blocos de radiofrequência de baixa complexidade e modelá-los. Escrita de scripts, analisando parâmetros mais complexos e definindo testes.	5.600,00
<b>Analista de Processo de fabricação</b>	I	Acompanhar o processo de manufatura sendo responsável por tarefas de processo de baixa complexidade, otimizações e monitoramento da qualidade.	5.400,00
<b>Analista de Processo de fabricação</b>	II	Acompanhar o processo de manufatura sendo responsável por tarefas de processo de média complexidade, otimizações e monitoramento da qualidade. Auxiliar no treinamento de técnicos.	7.150,00
<b>Analista de Manutenção de equipamentos de semicondutores</b>	I	Garantir a disponibilidade das funções dos equipamentos de produção de circuitos integrados trabalhando com equipamentos menos críticos.	6.540,00
<b>Analista de Manutenção de equipamentos de semicondutores</b>	II	Garantir a disponibilidade das funções dos equipamentos de produção de circuitos integrados atendendo equipamentos menos críticos e garantindo a confiabilidade do equipamento. Investigar e identificar causas de não conformidade na fábrica, sendo responsável pela resolução de problemas.	8.100,00
<b>Engenheiro de Aplicação de Microeletrônica - FRID</b>	I	Acompanhar o desenvolvimento do circuito integrado e escrita da especificação pelo lado da aplicação. Preparar demonstrações, preparar protótipos de aplicações para verificar a compatibilidade do circuito da CEITEC S.A. com outros componentes necessários para a aplicação. Auxiliar na escrita de <i>white papers</i> e notas de aplicação.	5.400,00

## ANEXO II – CRITÉRIOS DE AVALIAÇÃO CURRICULAR

CARGO	NÍVEL	Crítérios de Avaliação	Pontuação
Projetista digital Codificação	I, II e III	Experiência Profissional em codificação na linguagem VHDL	15
		Experiência Profissional em codificação na linguagem Verilog	15
		Experiência Profissional em modelagem (MATLAB ou similar)	10
		Experiência Profissional em verificação de circuitos integrados	10
		Experiência Profissional em Empresa de Grande porte (> 1000 funcionários) na área de projetos digitais	10
		Experiência Profissional em empresa fora do Brasil em projeto de Circuitos Integrados digitais	15
		Experiência Profissional fora do Brasil em outra área	5
		Experiência Profissional em projeto ou verificação de componentes de identificação por radiofrequência (RFID)	10
		Experiência Profissional em Projeto de SOCs (System on a Chip)	10
		Experiência Profissional em Projeto de Componentes de Comunicação sem fio	10
		Experiência Profissional em Engenharia de Produto ou Sistema	10
		Experiência Profissional em Síntese Lógica ou STA (Static Timing Analysis)	5
		Experiência Profissional em Projeto com baixo consumo de potência	5
		Experiência Profissional em escrita de <i>scripts</i>	5
		Experiência Profissional em Software embarcado	5
		Conhecimento de VHDL	5
		Conhecimento de Verilog	5
		Conhecimento de outra linguagem de descrição de hardware	5
		Conhecimento de mais uma linguagem de descrição de hardware	5
		Participação (autoria ou co-autoria) em patente relevante para a área de atuação	20
		Conhecimento de PSL (Property Specification Language)	5
		Conhecimentos de CMM ou CMMi	5
		Conhecimentos em técnica de relevância para a área <sup>1</sup> e não listada anteriormente	5
		Conhecimentos em outra técnica de relevância para a área e não listada anteriormente	5
		Conhecimentos em mais uma técnica de relevância para a área e não listada anteriormente	5
		Conhecimentos em mais uma técnica de relevância para a área e não listada anteriormente	5
Curso de Projeto de Circuitos integrados – Fase I	10		

<sup>1</sup> A relevância ou não para a área terá que ser aprovada pela Comissão

Curso de Projeto de Circuitos integrados – Fase II	15
MBA em gestão ou qualidade ou certificação PMP	15
Doutorado na área	5
<b>Total</b>	<b>255</b>

<b>CARGO</b>	<b>NÍVEL</b>	<b>CrITÉRIOS de Avaliação</b>	<b>Pontuação</b>
<b>Projetista digital – Verificação</b>	<b>I, II e III</b>	Experiência Profissional em codificação de testbenches na linguagem System C	15
		Experiência Profissional em codificação de testbenches na linguagem System Verilog	15
		Experiência Profissional em modelagem (MATLAB ou similar)	10
		Experiência Profissional em verificação de circuitos integrados	15
		Experiência Profissional na escrita de Planos de Teste	10
		Experiência Profissional em Empresa de Grande porte (> 1000 funcionários) na área de verificação	10
		Experiência Profissional em empresa fora do Brasil em verificação	15
		Experiência Profissional fora do Brasil em outra área	5
		Experiência Profissional em Equivalence Checker	10
		Experiência Profissional em Verificação de SOC (System on a Chip)	10
		Experiência Profissional em codificação	5
		Experiência Profissional em Software embarcado	5
		Experiência Profissional em Projeto ou Verificação de Componentes de Comunicação sem fio	10
		Experiência Profissional em projeto ou verificação de componentes de identificação por radiofrequência (RFID)	10
		Participação (autoria ou co-autoria) em patente relevante para a área de atuação	20
		Conhecimento de System C	5
		Conhecimento de System Verilog	5
Conhecimento de outra linguagem de verificação	5		
Conhecimento de mais uma linguagem de verificação	5		

Conhecimento de Equivalence Checker	10
Conhecimento de PSL (Property Specification Language) ou outra técnica de verificação de propriedades	5
Conhecimentos em técnica de relevância para a área e não listada anteriormente	5
Conhecimentos em outra técnica de relevância para a área e não listada anteriormente	5
Conhecimentos em mais uma técnica de relevância para a área e não listada anteriormente	5
Conhecimentos em mais uma técnica de relevância para a área e não listada anteriormente	5
Conhecimentos de CMM ou CMMi	5
Curso de Projeto de Circuitos integrados – Fase I	10
Curso de Projeto de Circuitos integrados – Fase II	15
MBA em gestão ou qualidade ou certificação PMP	15
Doutorado na área	5
<b>Total</b>	<b>270</b>

CARGO	NÍVEL	Critérios de Avaliação	Pontuação
<b>Projetista digital – Teste</b>	<b>I</b>	Experiência Profissional em projeto de estruturas de Teste DFT (Cadence, Mentor Graphics ou Synopsys)	15
		Experiência Profissional em geração de vetores de teste (ATPG) (Cadence, Mentor Graphics ou Synopsys)	15
		Experiência Profissional em simulação de estruturas de teste	10
		Experiência Profissional em verificação de circuitos integrados	5
		Experiência Profissional em Empresa de Grande porte (> 1000 funcionários) na área de teste	10
		Experiência Profissional em empresa fora do Brasil em teste	15
		Experiência Profissional fora do Brasil em outra área	5
		Experiência Profissional em Teste de sistemas	5
		Experiência Profissional em Teste de PCBs (Placa de Circuito Impresso)	10
		Experiência Profissional em escrita de scripts para EDA	5
		Experiência Profissional em Software embarcado	5
		Conhecimento de Testadores Comerciais	10

Conhecimento de Teste digital	10
Conhecimento de estruturas JTAG	10
Conhecimento de Teste Analógico	10
Participação (autoria ou co-autoria) em patente relevante para a área de atuação	20
Conhecimento de Modelos de Falha	5
Conhecimento de Análise de Falha	10
Conhecimentos de CMM ou CMMi	5
Conhecimentos em técnica de relevância para a área e não listada anteriormente	5
Conhecimentos em outra técnica de relevância para a área e não listada anteriormente	5
Conhecimentos em mais uma técnica de relevância para a área e não listada anteriormente	5
Conhecimentos em mais uma técnica de relevância para a área e não listada anteriormente	5
Curso de Projeto de Circuitos integrados – Fase I	10
Curso de Projeto de Circuitos integrados – Fase II	15
MBA em gestão ou qualidade ou certificação PMP	15
Doutorado na área	5
Total	245

CARGO	NÍVEL	CrITÉRIOS de Avaliação	Pontuação
Projetista digital – Projeto Físico	I	Experiência Profissional em síntese física com ferramentas Cadence, Mentor Graphics ou Synopsys	15
		Experiência Profissional em verificação de síntese física – DRC (Cadence, Mentor Graphics ou Synopsys)	15
		Experiência Profissional em verificação de síntese física – LVS (Cadence, Mentor Graphics ou Synopsys)	15
		Experiência Profissional em síntese lógica (Cadence, Mentor Graphics ou Synopsys)	5
		Experiência Profissional em Empresa de Grande porte (> 1000 funcionários) na área de síntese física	10
		Experiência Profissional em empresa fora do Brasil em síntese física	15
		Experiência Profissional fora do Brasil em outra área	5
		Experiência Profissional em projetos com tecnologia abaixo de 90nm	20
		Experiência Profissional em STA (Static Timing Analysis) da Cadence, Mentor Graphics ou Synopsys	15
		Experiência Profissional em layout de PCB (Placa de Circuito Impresso)	10
		Experiência Profissional em escrita de scripts para EDA	10
		Experiência Profissional em análise e diminuição de consumo de potência	10
		Conhecimento de Design Kits de foundry que esteja na lista das 20 maiores do mundo segundo Gartner ( <a href="http://www.gartner.com">www.gartner.com</a> )	15
		Conhecimento de Projetos Low Power (baixo consumo)	10
		Conhecimento de Encapsulamento	10
		Conhecimento de Place and route (Técnicas de roteamento e posicionamento)	10
		Conhecimento de Teste de Circuitos Integrados	5
		Conhecimento de STA e análise de timing, em geral	10
		Conhecimentos de síntese de Clock	5
		Participação (autoria ou co-autoria) em patente relevante para a área de atuação	20
		Curso de Projeto de Circuitos integrados – Fase I	10
		Conhecimentos em técnica de relevância para a área e não listada anteriormente	5
		Conhecimentos em outra técnica de relevância para a área e não listada anteriormente	5
		Conhecimentos em mais uma técnica de relevância para a área e não listada anteriormente	5
		Conhecimentos em mais uma técnica de relevância para a área e não listada anteriormente	5
		Curso de Projeto de Circuitos integrados – Fase II	15
		MBA em gestão ou qualidade ou certificação PMP	15
Doutorado na área	5		
Total	295		

CARGO	NÍVEL	CRITÉRIOS DE AVALIAÇÃO	PONTUAÇÃO
<b>Projetista Analógico</b>	<b>I, II e III</b>	Experiência Profissional em projeto de circuitos analógicos para projeto de RFID (Identificação por radiofrequência)	15
		Experiência Profissional em projeto de circuitos analógicos para comunicação sem fio	15
		Experiência Profissional em projeto de circuito integrado analógico	10
		Experiência Profissional em verificação de circuito integrado analógico	15
		Experiência Profissional em Empresa de Grande porte (> 1000 funcionários) na área de projetos analógicos	10
		Experiência Profissional em empresa fora do Brasil em projeto de circuitos analógicos	15
		Experiência Profissional fora do Brasil em outra área	5
		Experiência Profissional em circuitos analógicos de baixo consumo de potência	10
		Experiência Profissional em projetos mistos (digitais e analógicos)	10
		Experiência Profissional em teste de circuitos analógicos e mistos	10
		Experiência Profissional em layout de circuitos analógicos e mistos	10
		Experiência Profissional em verificação de projetos mistos (digitais e analógicos)	10
		Experiência Profissional em modelagem de circuitos em MATLAB ou similar	10
		Conhecimento de Verilog A	10
		Conhecimento de VHDL AMS	10
		Conhecimento de outras linguagens de relevância	10
		Conhecimento de projeto de antenas	10
		Conhecimento de ferramentas de projeto analógico (Cadence, Synopsys ou Mentor Graphics)	10
		Conhecimento de ferramentas de simulação (SPICE ou similar)	10
		Conhecimentos em técnica de relevância para a área e não listada anteriormente	5
		Conhecimentos em outra técnica de relevância para a área e não listada anteriormente	5
		Conhecimentos em mais uma técnica de relevância para a área e não listada anteriormente	5
		Conhecimentos em mais uma técnica de relevância para a área e não listada anteriormente	5
		Conhecimentos de CMM ou CMMi	5
		Participação (autoria ou co-autoria) em patente relevante para a área de atuação	20
		Curso de Projeto de Circuitos integrados – Fase I	10
		Curso de Projeto de Circuitos integrados – Fase II	15
MBA em gestão ou qualidade ou certificação PMP	15		
Doutorado na área	5		

		Total	295
CARGO	NÍVEL	CRITÉRIOS DE AVALIAÇÃO	PONTUAÇÃO
<b>Gerente de Projetos Analógicos</b>	-	Experiência Profissional em projeto de circuitos analógicos para projeto de RFID (Identificação por radiofrequência)	15
		Experiência Profissional em projeto de circuitos analógicos para comunicação sem fio	15
		Experiência Profissional em projeto de circuito integrado analógico	10
		Experiência Profissional em verificação de circuito integrado analógico	15
		Experiência Profissional em Empresa de Grande porte (> 1000 funcionários) na área de projetos analógicos	10
		Experiência Profissional em empresa fora do Brasil em projeto de circuitos analógicos	15
		Experiência Profissional fora do Brasil em outra área	5
		Experiência Profissional em circuitos analógicos de baixo consumo de potência	10
		Experiência Profissional em projetos mistos (digitais e analógicos)	10
		Experiência Profissional em teste de circuitos analógicos e mistos	10
		Experiência Profissional em layout de circuitos analógicos e mistos	10
		Experiência Profissional em verificação de projetos mistos (digitais e analógicos)	10
		Experiência Profissional em projetos analógicos em 0,25µm ou menores	15
		Experiência Profissional em modelagem de circuitos em MATLAB ou similar	10
		Conhecimento de Verilog A	10
		Conhecimento de VHDL AMS	10
		Conhecimento de outras linguagens de relevância	10
		Conhecimento de projeto de antenas	10
		Conhecimento de ferramentas de projeto analógico (Cadence, Synopsys ou Mentor Graphics)	10
		Conhecimento de ferramentas de simulação (SPICE ou similar)	10
		Conhecimentos em técnica de relevância para a área e não listada anteriormente	5
		Conhecimentos em outra técnica de relevância para a área e não listada anteriormente	5
		Conhecimentos em mais uma técnica de relevância para a área e não listada anteriormente	5
		Conhecimentos em mais uma técnica de relevância para a área e não listada anteriormente	5
		Conhecimentos de CMM ou CMMi	5
		Participação (autoria ou co-autoria) em patente relevante para a área de atuação	20
		Curso de Projeto de Circuitos integrados – Fase I	10
Curso de Projeto de Circuitos integrados – Fase II	15		

MBA em gestão ou qualidade ou certificação PMP	15
Doutorado na área	5
<b>Total</b>	<b>310</b>

CARGO	NÍVEL	CRITÉRIOS DE AVALIAÇÃO	PONTUAÇÃO
<b>Projetista de Radiofrequência</b>	I	Experiência Profissional em projeto de circuitos RF para projeto de RFID (Identificação por radiofrequência)	15
		Experiência Profissional em projeto de circuitos RF para comunicação sem fio	15
		Experiência Profissional em projeto de circuitos de RF em CMOS	10
		Experiência Profissional em verificação de circuitos RF (design de chip)	15
		Experiência Profissional em Empresa de Grande porte (> 1000 funcionários) na área de projetos de RF	10
		Experiência Profissional em empresa fora do Brasil em projeto de circuitos de RF	15
		Experiência profissional fora do Brasil em outra área	5
		Experiência Profissional em circuitos RF com baixo consumo de potência	10
		Experiência Profissional em projetos mistos (digitais e analógicos) com partes em RF	10
		Experiência Profissional em teste de circuitos de RF	10
		Experiência Profissional em layout de circuitos de RF	10
		Experiência Profissional em verificação de projetos mistos (Analógico, digital e RF)	10
		Experiência Profissional em modelagem de circuitos em MATLAB ou similar	10
		Conhecimento de Verilog A	10
		Conhecimento de VHDL AMS	10
		Conhecimento de outras linguagens de relevância	10
		Conhecimento de ferramentas de projeto analógico e RF (Cadence, Synopsys ou Mentor Graphics)	10
		Conhecimento de ferramentas de simulação (SPICE ou similar)	10
		Conhecimentos em técnica de relevância para a área e não listada anteriormente	5
		Conhecimentos em outra técnica de relevância para a área e não listada anteriormente	5
		Conhecimentos em mais uma técnica de relevância para a área e não listada anteriormente	5
		Conhecimentos em mais uma técnica de relevância para a área e não listada anteriormente	5
		Conhecimentos de CMM ou CMMi	5
		Participação (autoria ou co-autoria) em patente relevante para a área de atuação	20
Curso de Projeto de Circuitos integrados – Fase I	10		

Curso de Projeto de Circuitos integrados – Fase II	15
MBA em gestão ou qualidade ou certificação PMP	15
Doutorado na área	5
<b>Total</b>	<b>285</b>

<b>CARGO</b>	<b>NÍVEL</b>	<b>CRITÉRIOS DE AVALIAÇÃO</b>	<b>PONTUAÇÃO</b>
<b>Analista de Processo de fabricação</b>	<b>I e II</b>	Experiência profissional em sala limpa	20
		Experiência Profissional em equipamento de produção de circuitos integrados	20
		Experiência Profissional em processo de fabricação de circuitos integrados	20
		Experiência Profissional em com receitas de processo para a fabricação de circuitos integrados	15
		Experiência Profissional em Controle Estatístico de Processos (CEP)	20
		Experiência Profissional em Empresa de Grande porte (> 1000 funcionários) na área de produção de semicondutores	10
		Experiência Profissional em métodos de melhoria de rendimento (yield improvement)	15
		Experiência Profissional em empresa fora do Brasil em na área de produção de semicondutores	15
		Experiência Profissional com etapas de fabricação de circuitos integrados	5
		Experiência Profissional com fornecedores de equipamentos, partes, matérias primas para a manufatura de circuitos integrados	10
		Participação (autoria ou co-autoria) em patente relevante para a área de atuação	5
		Conhecimentos em técnica de relevância para a área	5
		Conhecimentos em outra técnica de relevância para a área	5
		Conhecimentos em mais uma técnica de relevância para a área	5
		Conhecimentos em mais uma técnica de relevância para a área	5
		Conhecimentos de ISO 9000	5
		MBA em gestão ou qualidade ou certificação PMP	15
		Doutorado na área	5
		<b>Total</b>	<b>200</b>

CARGO	NÍVEL	CRITÉRIOS DE AVALIAÇÃO	PONTUAÇÃO
<b>Analista de Manutenção de equipamentos de semicondutores</b>	I e II	Experiência profissional em sala limpa	20
		Experiência Profissional em manutenção preventiva e preditiva nos equipamentos / facilities de uma fábrica de circuitos integrados.	20
		Experiência Profissional em equipamentos de produção automáticos e semi-automáticos, e conexão de equipamentos em rede	20
		Experiência Profissional com controle de custos de operação e redução de custos	15
		Experiência Profissional em com leitura e interpretação de diagramas elétricos, eletrônicos e layouts de linhas de manufatura.	15
		Experiência Profissional em Empresa de Grande porte (> 1000 funcionários) na área de produção de semicondutores	10
		Experiência Profissional com automação, CLPs e inversores de frequência, sensores e atuadores	15
		Experiência Profissional com sistemas de vácuo	10
		Experiência Profissional na supervisão de equipes de técnicos e operadores	20
		Conhecimentos em técnica de relevância para a área	5
		Conhecimentos em outra técnica de relevância para a área	5
		Conhecimentos em mais uma técnica de relevância para a área	5
		Conhecimentos em mais uma técnica de relevância para a área	5
		Conhecimentos de ISO 9000	5
		Participação (autoria ou co-autoria) em patente relevante para a área de atuação	20
		MBA em gestão ou qualidade ou certificação PMP	15
		Doutorado na área	5
<b>Total</b>	<b>210</b>		

CARGO	NÍVEL	CRITÉRIOS DE AVALIAÇÃO	PONTUAÇÃO
Engenheiro de Aplicação de Microeletrônica - RFID	I	Experiência Profissional em aplicações de RFID (Identificação por radiofrequência)	35
		Experiência Profissional em aplicações de circuitos analógicos para comunicação sem fio	15
		Experiência Profissional em projeto de RFID	10
		Experiência Profissional em antenas de RFID	15
		Experiência em teste de produtos	15
		Experiência Profissional em Empresa de Grande porte (> 1000 funcionários) na área de projetos analógicos	10
		Conhecimentos em técnica de relevância para a área	5
		Conhecimentos em outra técnica de relevância para a área	5
		Conhecimentos em mais uma técnica de relevância para a área	5
		Conhecimentos em mais uma técnica de relevância para a área	5
		Conhecimentos de ISO 9000	10
		Participação (autoria ou co-autoria) em patente relevante para a área de atuação	20
		Conhecimento de RFID	10
		MBA em gestão ou qualidade ou certificação PMP	10
		Pós-graduação em área de relevância para a função	30
		Doutorado em área de relevância para o cargo	5
Total	205		

### ANEXO III – CRITÉRIOS DE AVALIAÇÃO DAS HABILIDADES

FUNÇÃO	NÍVEL	Crítérios de Avaliação	Pontuação
Gerente de Projetos Analógicos	I	Qualidade	Max 15
		Orientação para resultados	Max 15
		Organização e Método de trabalho	Max 15
		Liderança	Max 15
		Trabalho de equipe e cooperação	Max 15
		Responsabilidade e Compromisso com o Serviço	Max 15
		Compreensão de situações	Max 15
		Comunicação	Max 15
		Iniciativa e Autonomia	Max 15
		Análise da informação e sentido crítico	Max 15
		Tolerância à pressão e contrariedades	Max 15
		Atenção à detalhes	Max 15
		Negociação	Max 15
		Habilidade de identificar riscos	Max 15
		<b>Total</b>	<b>Max 210</b>
Projetista Digital – Codificação	I	Orientação para resultados	Max 15
		Organização e Método de trabalho	Max 15
		Trabalho de equipe e cooperação	Max 15
		Responsabilidade e Compromisso com o Serviço	Max 15
		Produção	Max 15
		Tolerância à pressão e contrariedades	Max 15
		Atenção à detalhes	Max 15
		Habilidade de identificar riscos	Max 15
		<b>Total</b>	<b>Max 120</b>
Projetista Digital - Verificação	I	Orientação para resultados	Max 15
		Organização e Método de trabalho	Max 15

		Trabalho de equipe e cooperação	Max 15
		Responsabilidade e Compromisso com o Serviço	Max 15
		Produção	Max 15
		Tolerância à pressão e contrariedades	Max 15
		Atenção à detalhes	Max 15
		Habilidade de identificar riscos	Max 15
		<b>Total</b>	<b>Max 120</b>
<b>Projetista Digital - Verificação</b>	II	Qualidade	Max 15
		Orientação para resultados	Max 15
		Organização e Método de trabalho	Max 15
		Adaptação e Melhoria Contínua	Max 15
		Trabalho de equipe e cooperação	Max 15
		Responsabilidade e Compromisso com o Serviço	Max 15
		Análise da informação e sentido crítico	Max 15
		Tolerância à pressão e contrariedades	Max 15
		Atenção à detalhes	Max 15
		Habilidade de identificar riscos	Max 15
		<b>Total</b>	<b>Max 150</b>
<b>Projetista Digital - Codificação</b>	III	Qualidade	Max 15
		Orientação para resultados	Max 15
		Organização e Método de trabalho	Max 15
		Adaptação e Melhoria Contínua	Max 15
		Liderança	Max 15
		Trabalho de equipe e cooperação	Max 15
		Responsabilidade e Compromisso com o Serviço	Max 15
		Comunicação	Max 15
		Análise da informação e sentido crítico	Max 15
		Tolerância à pressão e contrariedades	Max 15
		Atenção à detalhes	Max 15
		Habilidade de identificar riscos	Max 15
	<b>Total</b>	<b>Max 180</b>	

<b>Projetista Digital - Teste</b>	I	Orientação para resultados	Max 15
		Organização e Método de trabalho	Max 15
		Trabalho de equipe e cooperação	Max 15
		Responsabilidade e Compromisso com o Serviço	Max 15
		Produção	Max 15
		Tolerância à pressão e contrariedades	Max 15
		Atenção à detalhes	Max 15
		Habilidade de identificar riscos	Max 15
		<b>Total</b>	<b>Max 120</b>
<b>Projetista Digital - Projeto Físico</b>	I	Orientação para resultados	Max 15
		Organização e Método de trabalho	Max 15
		Trabalho de equipe e cooperação	Max 15
		Responsabilidade e Compromisso com o Serviço	Max 15
		Produção	Max 15
		Tolerância à pressão e contrariedades	Max 15
		Atenção à detalhes	Max 15
		Habilidade de identificar riscos	Max 15
		<b>Total</b>	<b>Max 120</b>
<b>Projetista Analógico</b>	I	Orientação para resultados	Max 15
		Organização e Método de trabalho	Max 15
		Trabalho de equipe e cooperação	Max 15
		Responsabilidade e Compromisso com o Serviço	Max 15
		Produção	Max 15
		Tolerância à pressão e contrariedades	Max 15
		Atenção à detalhes	Max 15
		Habilidade de identificar riscos	Max 15
		<b>Total</b>	<b>Max 120</b>
<b>Projetista Analógico</b>	II	Qualidade	Max 15
		Orientação para resultados	Max 15
		Organização e Método de trabalho	Max 15
		Adaptação e Melhoria Contínua	Max 15

		Trabalho de equipe e cooperação	Max 15	
		Responsabilidade e Compromisso com o Serviço	Max 15	
		Análise da informação e sentido crítico	Max 15	
		Tolerância à pressão e contrariedades	Max 15	
		Atenção à detalhes	Max 15	
		Habilidade de identificar riscos	Max 15	
		<b>Total</b>	<b>Max 150</b>	
<b>Projetista Analógico</b>	III	Qualidade	Max 15	
		Orientação para resultados	Max 15	
		Organização e Método de trabalho	Max 15	
		Adaptação e Melhoria Contínua	Max 15	
		Liderança	Max 15	
		Trabalho de equipe e cooperação	Max 15	
		Responsabilidade e Compromisso com o Serviço	Max 15	
		Comunicação	Max 15	
		Análise da informação e sentido crítico	Max 15	
		Tolerância à pressão e contrariedades	Max 15	
		Atenção à detalhes	Max 15	
		Habilidade de identificar riscos	Max 15	
			<b>Total</b>	<b>Max 180</b>
		<b>Projetista de Radiofrequencia</b>	I	Orientação para resultados
Organização e Método de trabalho	Max 15			
Trabalho de equipe e cooperação	Max 15			
Responsabilidade e Compromisso com o Serviço	Max 15			
Produção	Max 15			
Tolerância à pressão e contrariedades	Max 15			
Atenção à detalhes	Max 15			
Habilidade de identificar riscos	Max 15			
	<b>Total</b>			<b>Max 120</b>
<b>Analista de Processo de Fabricação</b>	I	Orientação para resultados	Max 15	
		Organização e Método de trabalho	Max 15	

		Trabalho de equipe e cooperação	Max 15
		Responsabilidade e Compromisso com o Serviço	Max 15
		Produção	Max 15
		Tolerância à pressão e contrariedades	Max 15
		Atenção à detalhes	Max 15
		Habilidade de identificar riscos	Max 15
		<b>Total</b>	<b>Max 120</b>
<b>Analista de Processo de Fabricação</b>	II	Qualidade	Max 15
		Orientação para resultados	Max 15
		Organização e Método de trabalho	Max 15
		Adaptação e Melhoria Contínua	Max 15
		Trabalho de equipe e cooperação	Max 15
		Responsabilidade e Compromisso com o Serviço	Max 15
		Análise da informação e sentido crítico	Max 15
		Tolerância à pressão e contrariedades	Max 15
		Atenção à detalhes	Max 15
		Habilidade de identificar riscos	Max 15
		<b>Total</b>	<b>Max 150</b>
<b>Analista de Manutenção de Equipamentos de Semicondutores</b>	I	Orientação para resultados	Max 15
		Organização e Método de trabalho	Max 15
		Trabalho de equipe e cooperação	Max 15
		Responsabilidade e Compromisso com o Serviço	Max 15
		Produção	Max 15
		Tolerância à pressão e contrariedades	Max 15
		Atenção à detalhes	Max 15
		Habilidade de identificar riscos	Max 15
		<b>Total</b>	<b>Max 120</b>
<b>Analista de Manutenção de Equipamentos de Semicondutores</b>	II	Qualidade	Max 15
		Orientação para resultados	Max 15
		Organização e Método de trabalho	Max 15
		Adaptação e Melhoria Contínua	Max 15

	Trabalho de equipe e cooperação	Max 15	
	Responsabilidade e Compromisso com o Serviço	Max 15	
	Análise da informação e sentido crítico	Max 15	
	Tolerância à pressão e contrariedades	Max 15	
	Atenção à detalhes	Max 15	
	Habilidade de identificar riscos	Max 15	
	<b>Total</b>	<b>Max 150</b>	
	<b>Engenheiro de Aplicação de Microeletrônica - RFID</b>	Orientação para resultados	Max 15
		Organização e Método de trabalho	Max 15
		Trabalho de equipe e cooperação	Max 15
Responsabilidade e Compromisso com o Serviço		Max 15	
Produção		Max 15	
Tolerância à pressão e contrariedades		Max 15	
Atenção à detalhes		Max 15	
Habilidade de identificar riscos		Max 15	
<b>Total</b>		<b>Max 120</b>	